

产品型号	yaJFPb-S	yaJFPb-L
产品名称	Yet Another JTAG Flash Programmer, Boundary Scan Test Sub-edition, Small Business Edition	Yet Another JTAG Flash Programmer, Boundary Scan Test Sub-edition, Large Business Edition
产品中文名称	Flash 编程软件（边界扫描测试版），中小企业版	Flash 编程软件（边界扫描测试版），大企业版
运行环境	Windows XP, Windows Vista, Windows 7	
产品特点	- 不需要使用带插座的 Flash，提高可靠性； - 不需要借助仿真器、调试器，不需要原厂软件，大大降低成本、提高生产灵活性； - 轻量级绿色软件； - 与 CPU 架构无关，支持 PowerPC/ARM/MIPS 等架构的 CPU 及 DSP、NP、CPLD/FPGA 或者其他 SoC； - 允许 JTAG 链上有多个器件； - 使用 CPU 的 JTAG 接口，无需增加任何额外电路； - 不需要 CPU 任何启动代码即可完成烧写；不需要配置 CPU 内部寄存器、初始化时钟内存等步骤； - 即使 CPU 死机或者因 Flash 数据损坏导致板卡不能启动时，同样可以回读 Flash 内容，为维修调试提供依据； - 使用 WH-USB-JTAG 电缆，加载 Flash 速度是并口电缆 10 倍左右。使用 WH-USB-HiJTAG 电缆，加载速度最快是 WH-USB-JTAG 电缆的 5 倍左右。^{注1} - 支持批量编程：自动对不同地址烧写不同文件，不需要人工干预。 - 软件也可以设置自动运行模式，依次执行所有操作后退出程序，无需人工干预，方便与现有生产自动化系统集成。 - 支持对编程文件进行多种哈希计算，并且可以与预设值进行匹配检查防止写入错误文件。	
产品功能	- 支持 numonyx, Spansion, Intel, AMD, ST, SST, EON, MXIC, 等厂家的并行 NOR Flash，且提供后续新 Flash 型号的全程支持； - 对 Flash 读、编程操作； - 支持块操作（擦除、加锁、解锁）； - 除了 Flash 相关功能以外，还可以通过点灯等操作验证 JTAG 器件的基本功能； - 可以读写其他芯片：通过程序可以读写与 JTAG 器件(通常是 CPU)相连的其他芯片(如 CPLD, ASIC 等)，这样在 CPU 没有跑起来或没有软件的情况下甚至都可以去对单板做一些调试，从而提高效率，缩短开发周期；	
授权特性	BSTFP;RWChip;LightenLED;EditCfgFile; CableLatticePP;CableXilinxPPIII;CableAlteraBB;CableAlteraBBMV;CableAlteraBBII; ^{注2} CableWHUSBHiJTAG;	
技术支持内容及期限 ^{注3}	1 年有限支持 ^{注4}	
	可协助创建 2 个配置文件 ^{注5}	可协助创建 4 个配置文件 ^{注5}
每套产品包含的授权文件数量 ^{注6}	1 个	
授权期限 ^{注7}	1 年	永久

注 1: 线缆需另购。

注 2: 因为没有 64 位操作系统上的并口驱动，因此在 64 位操作系统上不支持并口电缆；另有 PseudoCLI 特性供选购；

注 3: 起始日期以安装日期为准。

注 4: 支持方式：电话/邮件/即时通信；

注 5: 客户须提供完整正确资料方可创建；如信息不全需协助分析的要另付费；程序可以使用的配置文件的种类和总数均无限制；

注 6: 一个授权文件对应一台计算机；程序不支持在虚拟机上运行；

注 7: 起始日期以安装日期为准。无使用次数限制。使用中不得更改机器码以及系统时间，到期后切勿继续使用，否则将导致硬件锁死，加载线必须返厂进行付费维修。如果继续使用请提前续费。如果授权期限为“永久”的，授权文件可能有到期时间而非无限期，无论何种情况，“永久”授权的软件在授权到期后可以免费续期。

更多信息，敬请访问 <http://www.zhefar.com>

*1, 表格内容可能适时调整，恕不另行通知。2, 未尽事宜如有疑问，请咨询确认。

2020/4/16

Revision History:

Date	Version	Author	Changes
2020/4/16			● 补充注 2: 另有 PseudoCLI 特性供选购;
2017/9/7			● 补充注 7: 使用中不得更改机器码以及系统时间;
2016/7/9			● 补充注 7: 到期后切勿继续使用, 否则将导致硬件锁死, 加载线必须返厂维修。
2016/5/26			● 补充创建配置文件条款注 5: 客户须提供完整正确资料方可创建; 如信息不全需协助分析的要另付费;
2016/5/25			● 补充特点说明: 并且可以与预设值进行匹配检查防止写入错误文件
2016/2/4			● 增加特点说明: 支持对编程文件进行多种哈希计算。
2014/8/4			● 增加特点说明: 软件也可以设置自动运行模式, 依次执行所有操作后退出程序, 无需人工干预, 方便与现有生产自动化系统集成。
2013/12/1			● 增加注释: 线缆需另购。 ● 原来注释序号加一。
2013/10/12			● 特性增加“支持批量编程”;
2013/8/16			● 明确技术支持起始日期以安装日期为准;
2013/7/18			● 删除多余空格; ● “对 Flash 读写、编程操作”更改为“对 Flash 读、编程操作”; ● 增加 Revision History;
2013/1/29			● “支持 PowerPC/ARM/MIPS 等架构的 CPU 及 CPLD/FPGA 或者其他 SoC”替换为“支持 PowerPC/ARM/MIPS 等架构的 CPU 及 DSP、NP、CPLD/FPGA 或者其他 SoC”;
2013/1/18			● 产品特点增加“允许 JTAG 链上有多个器件”;
2012/12/14			● 同时列出 S 和 L 两个版本; ● yaJFP 增加子版本, 即 yaJFPb;
2012/4/12			● 初始版本 (仅 yaJFP-S)